







Bachelor / Master



ETIT / Physics / Industrial Eng.



Requirements

passion for experimental interdisciplinary work; team-minded; work independently and selfresponsibly



## Contact

Sarah Emily Beck, M.Sc. Martin-Schmeißer-Weg 6 Room: 06.01.05 Tel.: 0231 755 3669 sarah-emily.beck@udo.edu

Date: 16.11.23

## Der Lehrstuhl für Mikro- und Nanoelektronik bietet eine Bachelor-/Masterarbeit (in Elektrotechnik/Physik/Wirt.-Ing.) an.

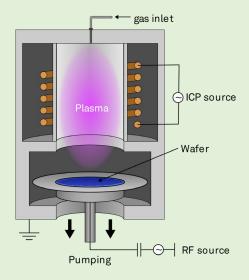


Figure 1: Schematischer Aufbau einer ICP-RIE-Anlage

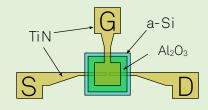


Figure 2: Layout eines Dünnschichttransistors auf Basis von amorphem Silizium (a-Si)

Aluminiumoxid (Al<sub>2</sub>O<sub>3</sub>) wird häufig eingesetzt als Gate Dielektrikum In Feldeffekttransistoren, da es sich um ein High-k-Dielektrikum mit einer großen Bandlücke handelt. Mithilfe der Atomic Layer Deposition (ALD) hoch-qualitative lassen sich Dünnschichten mit einer Dicke von aufwachsen. Diese Al<sub>2</sub>O<sub>3</sub>-Dünnschichten weisen eine hohe chemische, sowie aufgrund der Mohs-Härte auch hohen hohe mechanische Festigkeit auf, wodurch nachfolgende Strukturierung ohne eine Beschädigung der sich befindlichen Strukturen darunter erschwert wird.

Ziel dieser Abschlussarbeit ist die Entwicklung eines neuen induktiv unterstützten RIE-Prozesses zur zielgenauen Strukturierung von Al<sub>2</sub>O<sub>3</sub>-Dünnschichten. Hierbei sollen insbesondere das Isotropieverhalten, die Selektivität gegenüber anderen Materialien, wie Siliziumdioxid, Silizium oder Titannitrid untersucht

werden. Im weiteren Verlauf können die Verwendung von schützenden Bufferlayern, sowie die Verwendung einer Endpunktdetektion mittels Laserinterferometrie getestet werden.

## **TU Dortmund**

Faculty of Electrical Engineering and Information Technology

Chair for Micro- und Nanoelectronics Prof. Dr.-Ing. Stefan Tappertzhofen Martin-Schmeißer-Weg 4-6 44227 Dortmund